

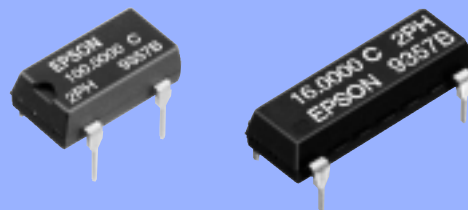
水晶発振器
プログラマブル

SG-8002DC/DB シリーズ

- 周波数範囲 : 1 MHz ~ 125 MHz
- 電源電圧 : 3.3 V / 5.0 V
- 機能 : Output enable(OE) or Standby($\overline{ST}$)
- PLL 技術による量産短納期対応、サンプル即納
- 専用ライター(別売)でプログラム可能
- フルキャンサイズとピンコンパチブル (SG-8002DB)
- ハーフキャンサイズとピンコンパチブル (SG-8002DC)



製品型番(お問い合わせください)
SG-8002DC: Q3204DCx1xxxx00
SG-8002DB: Q3203DBx1xxxx00



原寸大

SG-8002DC



SG-8002DB



仕様 (特性)

項目	記号	仕様 ²			条件
		PT/ST	PH/SH	PC/SC	
出力周波数範囲	f ₀	1 MHz ~ 125 MHz			V _{CC} =4.5 V ~ 5.5 V
		—			V _{CC} =3.0 V ~ 3.6 V
		—			V _{CC} =2.7 V ~ 3.6 V
電源電圧	V _{CC}	4.5 V ~ 5.5 V			
		—			
温度範囲	保存温度	-55 °C ~ +125 °C			単品での保存
	動作温度	-20 °C ~ +70 °C (-40 °C ~ +85 °C)			"主要スペック" ページの 製品別周波数帯を参照してください。
周波数許容偏差	f _{tol}	B:±50 × 10 ⁻⁶ , C:±100 × 10 ⁻⁶			-20 °C ~ +70 °C
		M:±100 × 10 ⁻⁶			-40 °C ~ +85 °C ³
		—			
消費電流	I _{CC}	45 mA Max.			無負荷、最大出力周波数
ディセーブル時電流	I _{dis}	30 mA Max.			OE=GND(PT,PH,PC)
スタンバイ時電流	I _{std}	50 µA Max.			$\overline{ST}$ =GND (ST,SH,SC)
波形シンメトリ ¹	SYM	—			CMOS 負荷:50 % V _{CC} レベル,最大負荷時
		40 % ~ 60 %			TTL 負荷:1.4 V レベル,最大負荷時
H レベル出力電圧	V _{OH}	V _{CC} -0.4 V Min.			I _{OH} =-16 mA (PT,ST,PH,SH), -8 mA (PC,SC)
L レベル出力電圧	V _{OL}	0.4 V Max.			I _{OL} =16 mA (PT,ST,PH,SH), 8 mA (PC,SC)
出力負荷条件 (TTL) ¹	L _{TTL}	5 TTL Max.			
出力負荷条件 (CMOS) ¹	L _{CMOS}	15 pF Max.			最大出力周波数, 最大電源電圧
H レベル入力電圧	V _{IH}	2.0 V Min.			
L レベル入力電圧	V _{IL}	0.8 V Max.			
立ち上がり/立ち下がり時間 ¹	t _r / t _f	—			CMOS 負荷:20 % V _{CC} ~ 80 % V _{CC} レベル
		4 ns Max.			TTL 負荷:0.4 V ~ 2.4 V レベル
発振開始時間	t _{str}	10 ms Max.			最小電源電圧の t を 0 とする
周波数経時変化	f _{aging}	±5 × 10 ⁻⁶ / year Max.			+25 °C, V _{CC} =5.0 V / 3.3 V (PC,SC), 初年度

1 動作温度 (-40 °C ~ +85 °C) 対応可能周波数、波形シンメトリ、出力負荷条件については、"主要スペック" ページを参照してください。

2 PLL カスケード接続、ジッタ仕様については、"ジッタ仕様と特性グラフ" ページを参照ください。

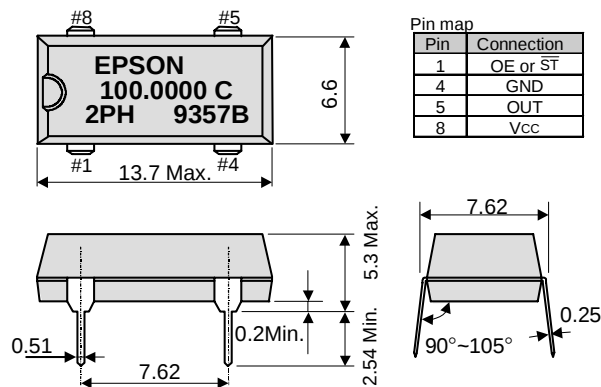
3 PT, ST, PH, SH の M 偏差品の対応周波数は 55 MHz までです。

ホームページによる「周波数確認プログラム」でも確認できます。

外形寸法図

(単位:mm)

● SG-8002DC



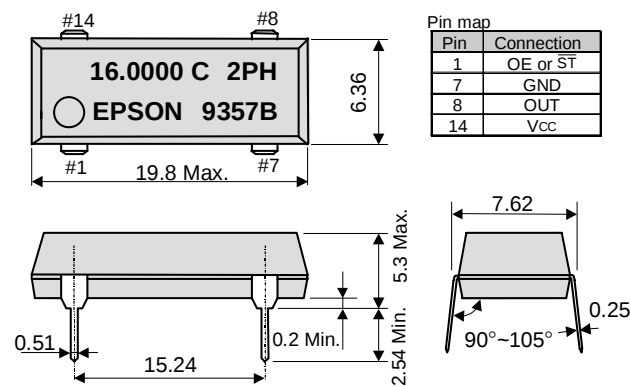
■ 端子説明

OE 端子 (PT,PH,PC)

OE 端子="H"or"Open": OUT 端子に所定の周波数を出力

OE 端子="L": 出力停止、OUT 端子は、ハイインピーダンス

● SG-8002DB



$\overline{ST}$ 端子 (ST,SH,SC)

$\overline{ST}$ 端子="H"or"Open": OUT 端子に所定の周波数を出力

$\overline{ST}$ 端子="L": 発振停止、OUT 端子は、ウィークプルダウン

安定動作のため、電源端子 (V_{CC} - GND 間) のなるべく近い場所に 0.01 µF ~ 0.1 µF のパスコンを付けてください。



SG-8002 シリーズ _ 主要スペック

機種	項目	消費電流	電源電圧	出力負荷条件	立ち上がり時間 立ち下がり時間	波形シンメトリ	制御機能
SG-8002LB (SOJ 4-pin)	PH	30 mA Max.	4.5 V to 5.5 V	15 pF	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤80 MHz/-40 °C to +85 °C)	OE
	SH						ST
	PC	28 mA Max.	3.0 V to 3.6 V (2.7 V to 3.6 V)	15 pF	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤40 MHz) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤125 MHz) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =2.7 V to 3.6 V, f _s ≤66.7 MHz)	OE
	SC						ST
SG-8002CA (SON) SG-8002JA (SOJ 4-pin) SG-8002DB (DIP 14-pin)	PT	45 mA Max.	4.5 V to 5.5 V	5 TTL+15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤66.7 MHz/-20 °C to +70 °C) 5 TTL+15 pF (f _s ≤40 MHz/-40 °C to +85 °C) 15 pF (f _s ≤55 MHz/-40 °C to +85 °C)	2.0 ns Max. (0.8 V to 2.0 V, L _{CMOS} or L _{TTL} =Max.) 4.0 ns Max. (0.4 V to 2.4 V, L _{CMOS} or L _{TTL} =Max.)	45 % to 55 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤40.0 MHz/-40 °C to +85 °C) 40 % to 60 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤125 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =15 pF, f _s ≤55.0 MHz/-40 °C to +85 °C)	OE
	ST						ST
	PH			25 pF (f _s ≤125 MHz/-20 °C to +70 °C) 50 pF (f _s ≤66.7 MHz/-20 °C to +70 °C) 15 pF (f _s ≤55 MHz/-40 °C to +85 °C) 25 pF (f _s ≤40 MHz/-40 °C to +85 °C)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤25) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤40.0 MHz/-40 °C to +85 °C) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤125 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =50 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤55.0 MHz/-40 °C to +85 °C)	OE
	SH						ST
SG-8002DC (DIP 8-pin)	PC	28 mA Max.	3.0 V to 3.6 V (2.7 V to 3.6 V)	15 pF (f _s ≤66.7 MHz/2.7 to 3.6 V) 15 pF (f _s ≤125 MHz/3.0 to 3.6 V) 30 pF (f _s ≤40 MHz/3.0 to 3.6 V)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤15) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =30 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤40 MHz) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤125 MHz) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =2.7 V to 3.6 V, f _s ≤66.7 MHz)	OE
	SC						ST
SG-8002JC (SOJ 4-pin)	PT	45 mA Max.	4.5 V to 5.5 V	5TTL + 15 pF (f _s ≤90 MHz/-20 to +70 °C) 15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤66.7 MHz/-20 °C to +70 °C)	2.0 ns Max. (0.8 V to 2.0 V, L _{CMOS} or L _{TTL} =Max.) 4.0 ns Max. (0.4 V to 2.4 V, L _{CMOS} or L _{TTL} =Max.)	45 % to 55 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) 40 % to 60 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤90.0 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =15 pF, f _s ≤125 MHz/-20 °C to +70 °C)	OE
	ST						ST
	PH			15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤90 MHz/-20 °C to +70 °C) 50 pF (f _s ≤66.7 MHz/-20 °C to +70 °C)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤25) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤125 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤90 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =50 pF, f _s ≤50 MHz/-20 °C to +70 °C)	OE
	SH						ST
	PC	28 mA Max.	3.0 V to 3.6 V (2.7 V to 3.6 V)	15 pF (f _s ≤66.7 MHz/2.7 to 3.6 V) 15 pF (f _s ≤125 MHz/3.0 to 3.6 V) 30 pF (f _s ≤40 MHz/3.0 to 3.6 V)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤15) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =30 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤40 MHz) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤125 MHz) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =2.7 V to 3.6 V, f _s ≤66.7 MHz)	OE
	SC						ST
SG-8002JF (SOJ 4-pin)	PT	45 mA Max.	4.5 V to 5.5 V	15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤66.7 MHz/-20 °C to +70 °C) 5TTL + 15 pF (f _s ≤90 MHz/-20 °C to +70 °C) 15 pF (f _s ≤40 MHz/-40 °C to +85 °C)	2.0 ns Max. (0.8 V to 2.0 V, L _{CMOS} ≤25) 4.0 ns Max. (0.4 V to 2.4 V, L _{CMOS} or L _{TTL} =Max.)	45 % to 55 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) 40 % to 60 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤90 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =15 pF, f _s ≤125 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{CMOS} =15 pF, f _s ≤40 MHz/-40 °C to +85 °C)	OE
	ST						ST
	PH			15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤90 MHz/-20 °C to +70 °C) 50 pF (f _s ≤60 MHz/-20 °C to +70 °C) 15 pF (f _s ≤40 MHz/-40 °C to +85 °C)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤25) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤90.0 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =50 pF, f _s ≤50.0 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤125 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤40 MHz/-40 °C to +85 °C)	OE
	SH						ST
	PC	28 mA Max.	3.0 V to 3.6 V (2.7 V to 3.6 V)	15 pF (f _s ≤66.7 MHz/2.7 to 3.6 V) 15 pF (f _s ≤125 MHz/3.0 to 3.6 V) 30 pF (f _s ≤40 MHz/3.0 to 3.6 V)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} ≤15) 4.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , CL=30 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤40 MHz) 40 % to 60 % (50 % V _{CC} , CL=15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤125 MHz) ↑ (50 % V _{CC} , CL=15 pF, V _{CC} =2.7 V to 3.6 V, f _s ≤66.7 MHz)	OE
	SC						ST
SG-8002CE (SON)	PT	40 mA Max.	4.5 V to 5.5 V	5 TTL+15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 5 TTL+15 pF (f _s ≤27 MHz/-40 °C to +85 °C)	2.0 ns Max. (0.8 V to 2.0 V, L _{TTL} =Max.) 4.0 ns Max. (0.4 V to 2.4 V, L _{TTL} =Max.)	45 % to 55 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤27.0 MHz/-40 °C to +85 °C) 40 % to 60 % (1.4 V, L _{TTL} =5 TTL+15 pF, f _s ≤125 MHz/-20 °C to +70 °C)	OE
	ST						ST
	PH			15 pF (f _s ≤125 MHz/-20 °C to +70 °C) 25 pF (f _s ≤100 MHz/-20 °C to +70 °C) 25 pF (f _s ≤27 MHz/-40 °C to +85 °C)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤66.7 MHz/-20 °C to +70 °C) ↑ (50 % V _{CC} , L _{CMOS} =25 pF, f _s ≤27.0 MHz/-40 °C to +85 °C) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, f _s ≤125 MHz/-20 °C to +70 °C)	OE
	SH						ST
	PC	28 mA Max.	3.0 V to 3.6 V (2.7 V to 3.6 V)	15 pF (f _s ≤66.7 MHz/2.7 to 3.6 V) 15 pF (f _s ≤125 MHz/3.0 to 3.6 V)	3.0 ns Max. (20 % V _{CC} to 80 % V _{CC} , L _{CMOS} =Max.)	45 % to 55 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤40 MHz) 40 % to 60 % (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =3.0 V to 3.6 V, f _s ≤125 MHz) ↑ (50 % V _{CC} , L _{CMOS} =15 pF, V _{CC} =2.7 V to 3.6 V, f _s ≤66.7 MHz)	OE
	SC						ST

対応周波数一覧

機種	周波数	動作電圧	周波数許容偏差 動作温度範囲	周波数 1 MHz	50 MHz	100 MHz	125 MHz
SG-8002CE	PT/ ST PH/ SH	4.5 V to 5.5 V	B,C	1.0 MHz	27 MHz		125 MHz
	PC/SC	3.0 V to 3.6 V (2.7 V to 3.6 V)	B,C,M	1.0 MHz			125 MHz
					*2.7 V to 3.6 V : 1.0 MHz to 66.7 MHz		
SG-8002LB	PH/ SH	5.0 V±0.5 V	B,C M,L	1.0 MHz	27 MHz	80 MHz	
	PC/ SC	3.3 V±0.3 V	B,C,M,L	1.0 MHz			125 MHz
					*2.7 V to 3.6 V : 1.0 MHz to 66.7 MHz		
SG-8002JF	PT/ ST PH/ SH	4.5 V to 5.5 V	B,C M	1.0 MHz	40 MHz		125 MHz
	PC	3.0 V to 3.6 V (2.7 V to 3.6 V)	B,C,M	1.0 MHz			125 MHz
	SC				*2.7 V to 3.6 V : 1.0 MHz to 66.7 MHz		
SG-8002CA SG-8002JA SG-8002DB SG-8002DC	PT/ ST PH/ SH	4.5 V to 5.5 V	B,C M	1.0 MHz		55 MHz	125 MHz
	PC/ SC	3.0 V to 3.6 V (2.7 V to 3.6 V)	B,C,M	1.0 MHz			125 MHz
					*2.7 V to 3.6 V : 1.0 MHz to 66.7 MHz		
SG-8002JC	PT/ ST PH/ SH	4.5 V to 5.5 V	B C	1.0 MHz			125 MHz
	PC/ SC	3.0 V to 3.6 V (2.7 V to 3.6 V)	B C	1.0 MHz			125 MHz
					*2.7 V to 3.6 V : 1.0 MHz to 66.7 MHz		

周波数許容偏差 : B:±50×10⁻⁶ (-20 °C to +70 °C), C:±100×10⁻⁶ (-20 °C to +70 °C), M:±100×10⁻⁶ (-40 °C to +85 °C), L:±50×10⁻⁶ (-40 °C to +85 °C)



SG-8002, HG-8002 シリーズ ジッタ仕様と特性グラフ

■ PLL カスケード接続

本シリーズは水晶発振の源振から PLL (Phase Locked Loop) 回路により、必要な出力周波数を作成しています。

本発振器の出力をさらに PLL にカスケード接続した場合ジッタがさらに大きくなることがあります。特に画像処理(アナログ系)用途や通信の同期用途などのアプリケーションへのご使用はお奨めできません。また、ご使用される場合は、事前に十分なご確認のうえご採用ください。(当発振器のジッタ量は 250 ps/出力負荷=15 pF Max. です。)

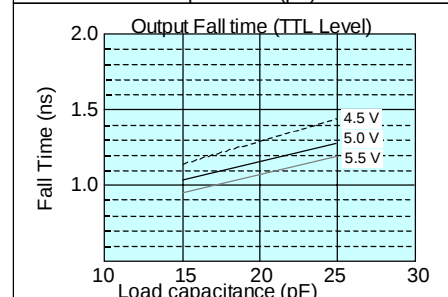
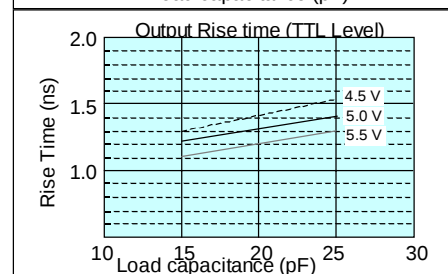
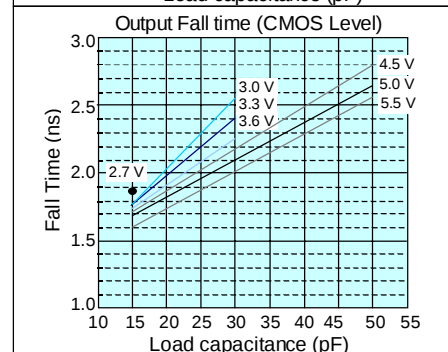
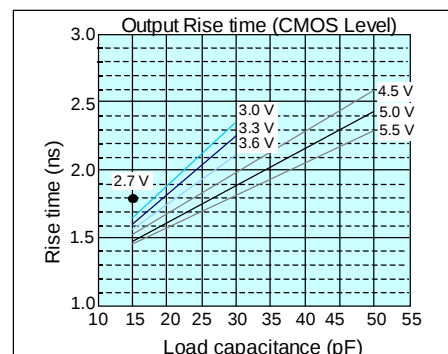
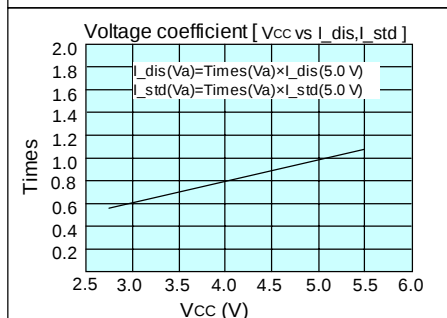
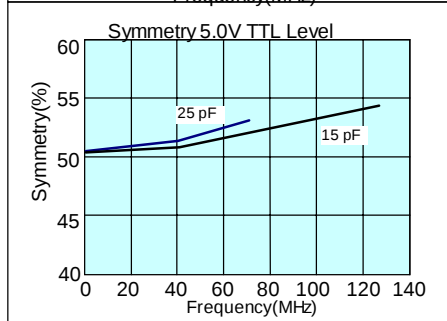
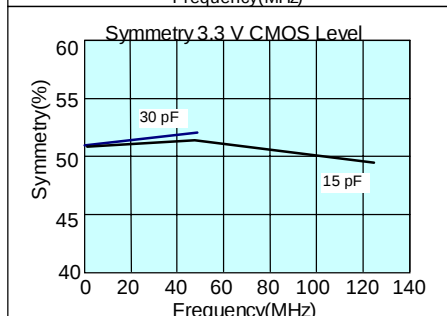
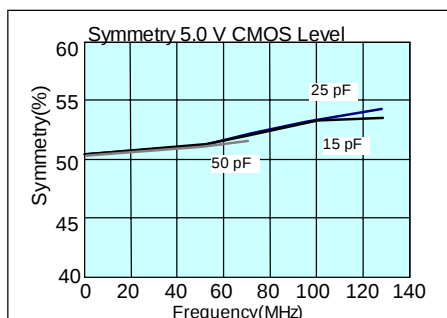
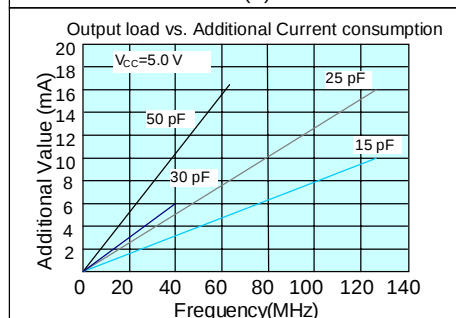
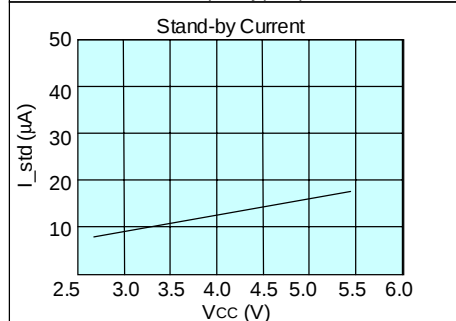
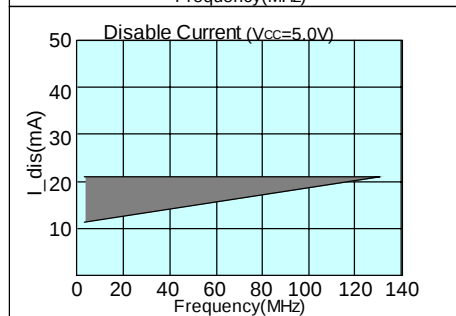
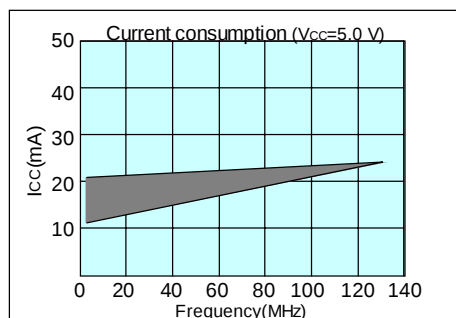
ジッタ仕様

機種名	電源電圧	ジッタ項目	規格値	備考
PT / PH ST / SH	5.0 V $\pm$ 0.5 V	Cycle to cycle	150 ps Max.	33 MHz fo 125 MHz, L_CMOS = 15 pF
			200 ps Max.	1.0 MHz fo < 33 MHz, L_CMOS = 15 pF
		Peak to peak	200 ps Max.	33 MHz fo 125 MHz, L_CMOS = 15 pF
			250 ps Max.	1.0 MHz fo < 33 MHz, L_CMOS = 15 pF
SC / PC	3.3 V $\pm$ 0.3 V	Cycle to cycle	200 ps Max.	1.0 MHz fo 125 MHz, L_CMOS = 15 pF
		Peak to peak	250 ps Max.	1.0 MHz fo 125 MHz, L_CMOS = 15 pF

■ 電源ラインへのノイズ対策

電源ラインへの放射ノイズ対策としてのフィルタ素子等の挿入につきましては、電源ラインの高周波インピーダンスが高くなり、発振器が正常動作しない場合がありますので、ご使用はお奨め出来ません。ご使用される際には回路構成、素子等を十分ご検証および十分な動作確認の上ご使用願います。また、電源立ち上がり時間は、150 μ s 以上/ $V_{CC}=0\% V_{CC} \sim 90\% V_{CC}$ としてください。

■ SG-8002 シリーズ 特性グラフ



『 QMEMS 』 エプソントヨコム

急速に進むデジタル化、ブロードバンド化、ユビキタス化社会におけるお客様の期待にお応えするため、エプソントヨコムは「タイミングデバイス」、「センシングデバイス」、「オプトデバイス」、これら3つのデバイスを拡充する“水平展開”と、それぞれの製品を複合する“垂直展開”をコンセプトとする3D戦略により、市場で一步先行した商品をワンランク高い品質水準でお届けします。

エプソントヨコムがお届けしている『QMEMS』、それは、微細加工技術(MEMS)を用いて水晶(Quartz)素材の特徴を充分に引き出した付加価値の高い水晶デバイスのことで、3D戦略をさらに加速してお客様の先端ニーズにお応えします。

ブロードバンド化、ユビキタス化、進むネットワーク市場。各種端末からLAN、WANを経て瞬時に全地球的な情報通信が行われる環境で、水晶デバイスは不可欠なキーデバイスとなっております。『エプソントヨコム株式会社』はこのネットワーク環境のあらゆる局面に対応。

端末系に代表される民生分野から、基幹通信系、車載系などの産業分野まで、デジタルコンバージェンスを支えるソリューションをお客様にご提案していきたいと願っております。



世界標準の環境管理システムを推進

エプソントヨコムは、環境管理システムの運営に国際標準規格のISO14000シリーズを活用し、PDCAサイクルを回すことによって継続的改善を図っており、国内外の主要な製造拠点の認証取得が完了しております。

ISO 14000シリーズとは：

環境管理に関する国際規格。地球温暖化、オゾン層破壊、森林資源枯渇等が叫ばれるようになったのを背景に、1996年に国際標準化機構が世界共通の規格として制定しました。

品質向上への取り組み

エプソントヨコムは、お客様のニーズをとらえた高品質・高信頼度の製品・サービスを提供するため、いち早くISO 9000シリーズ認証取得活動に取り組み、国内国外の各事業所においてISO 9001の認証を取得しています。また、大手自動車メーカーの要求する規格であるISO/TS 16949の認証も取得しています。

ISO/TS 16949とは：

ISO9001をベースに、自動車産業向けの固有要求事項を付加した国際規格です。

■ カタログ内で使用しているマークについて

	●鉛フリー製品です。
	●EU RoHS 指令適合製品です。 *Pb-Free マークの無い製品について 端子部は鉛フリーですが、製品内部には鉛(高融点はんだ鉛、又は、電子部品のガラスに含まれる鉛/共にEU RoHS指令では適用除外項目)を含有しています。
	●車載用途向けに開発した高い信頼性を備えた製品です。

●本カタログのご使用につきましては、次の点にご留意願います。

1. 本カタログの内容については、予告なく変更することがあります。量産設計の際は最新情報をご確認ください。
2. 本カタログの一部、または全部を弊社に無断で転載、または、複製など他の目的に使用することは堅くお断りいたします。
3. 本カタログに記載された応用回路、プログラム、使用方法等はあくまでも参考情報であり、これらに起因する第三者の権利(工業所有権を含む)侵害あるいは損害の発生に対し、弊社は如何なる保証を行うものではありません。
また、本カタログによって第三者または弊社の工業所有権の実施権の許諾を行うものではありません。
4. 特性表の数値の大小は、数値線上の大小関係で表します。
5. 輸出管理について
(1) 製品および弊社が提供する技術を輸出等するにあたっては「外国為替および外国貿易法」を遵守し、当該法令の定める必要な手続きをおとりください。
(2) 大量破壊兵器の開発等およびその他の軍事用途に使用する目的をもって製品および弊社が提供する技術を輸出等しないでください。また、これらに使用するおそれのある第三者に提供しないでください。
6. 製品は一般電子機器に使用されることを意図し設計されたものです。
特別に高信頼性を必要とする以下の特定用途に使用する場合は、弊社の事前承諾を必ず得て下さい。
承諾無き場合は如何なる責任も負いかねることがあります。

- 1 宇宙機器(人工衛星・ロケット等)
- 2 輸送車両並びにその制御機器(自動車・航空機・列車・船舶等)
- 3 生命維持を目的とした医療機器
- 4 海底中継機器
- 5 発電所制御機器
- 6 防災・防犯装置
- 7 交通用機器
- 8 その他；1～7と同等の信頼性を必要とする用途

7. 製品呼称、識別マークにつきましては順次統合していく予定ですが、
本カタログにおきましては統合前に両社(セイコーエプソン/東洋通信機)が使用していた呼称、識別マークを継承しています。
正式型番、識別マーク等詳細につきましては仕様書等でご確認いただけますようお願いいたします。

本カタログに記載されているブランド名または製品名は、それらの所有者の商標もしくは登録商標です。